



مختبر الالكترونيك I

يعتبر هذا المختبر من المتطلبات الأساسية لطلبة المرحلة الثانية حيث يمثل المختبر الجانب العملي التطبيقي للدراسة النظرية لمادة الالكترونيك الرقمي.

اهداف المختبر:

تطوير وتنمية مهارات ومعرفة الطلبة في تصميم الدوائر المتكاملة بمختلف انواعها وتطبيقها وذلك من خلال تنفيذ الدوائر التالية:

- أ. TTL- Transistor Transistor Logic Gate
- ب. Operational Amplifier OP-Amp
- ت. Timer