



مختبر الالكترونيك الرقمي II

يعتبر هذا المختبر من المختبرات الاساسية لطلبة المرحلة الثانية حيث من خلاله يتعلم الطالب اساسيات الدوائر الالكترونية وكيفية استخدام برنامج الـ (Workbench).

اهداف المختبر

1. تعريف الطالب على اساسيات البوابات المنطقية وخصائصها.
2. تعليم الطالب كيفية:

a. تصميم الدوائر المتسلسلة المتزامنة والغير متزامنة

(Synchronous / Asynchronous Sequential Circuits).

b. تصميم عدادات متزامنة (Synchronous Counter Design).

c. تصميم عدادات ذات نظام خاص (Special Order Counter Design).

d. تصميم وتطبيق كاشف التسلسل

(Design and Implement a sequence Detector).

e. تصميم كاشف التسلسل مع العداد (Sequence Detector with Counter).

f. تصميم دوائر متسلسلة مع مدخلات ومخرجات

(Design of Sequential Circuits with inputs and outputs).